

(12) NACH DEM VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES PATENTWESENS (PCT) VERÖFFENTLICHTE INTERNATIONALE ANMELDUNG

(19) Weltorganisation für geistiges Eigentum
Internationales Büro

(43) Internationales Veröffentlichungsdatum
05. Juli 2018 (05.07.2018)



(10) Internationale Veröffentlichungsnummer
WO 2018/122292 A1

- (51) Internationale Patentklassifikation:
G01S 7/40 (2006.01) H01P 1/10 (2006.01)
G01S 13/93 (2006.01)
- (21) Internationales Aktenzeichen: PCT/EP2017/084692
- (22) Internationales Anmeldedatum:
28. Dezember 2017 (28.12.2017)
- (25) Einreichungssprache: Deutsch
- (26) Veröffentlichungssprache: Deutsch
- (30) Angaben zur Priorität:
A51190/2016 29. Dezember 2016 (29.12.2016) AT
10 2017 217 800.0
06. Oktober 2017 (06.10.2017) DE
- (71) Anmelder: AVL LIST GMBH [AT/AT]; Hans-List-Platz 1, 8020 Graz (AT).
- (72) Erfinder: GRUBER, Andreas; Peter-Rosegger-Straße 31/15, 8053 Graz (AT). GADRINGER, Michael Ernst; Autaler Straße 21a/4, 8042 Graz (AT). SCHREIBER, Helmut; Fröhlichgasse 60, 8010 Graz (AT). VORDERDERFLER, Michael; Dr.-Robert-Graf-Straße 30/10, 8010 Graz (AT).
- (74) Anwalt: WALLINGER, Michael; Wallinger Ricker Schlotter Tostmann, Patent- und Rechtsanwälte, Partnerschaft mbB, Zweibrückenstraße 5-7, 80331 München (DE).
- (81) Bestimmungsstaaten (soweit nicht anders angegeben, für jede verfügbare nationale Schutzrechtsart): AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BN, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DJ, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT,

(54) Title: SWITCHING DEVICE FOR A RADAR TARGET EMULATOR AND RADAR TARGET EMULATOR HAVING SAID TYPE OF SWITCHING DEVICE

(54) Bezeichnung: SCHALTVORRICHTUNG FÜR EINEN RADARZIELEMULATOR UND RADARZIELEMULATOR MIT EINER SOLCHEN SCHALTVORRICHTUNG

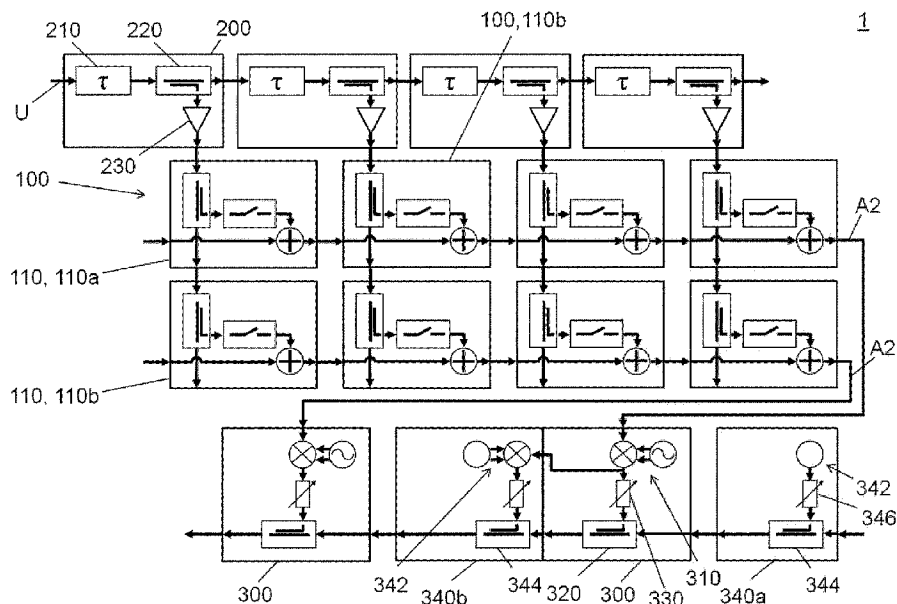


Fig. 1

(57) Abstract: The invention relates to a switching device (100) for a radar target emulator, in particular of the type described herein, comprising: at least one first switch arrangement (110, 110a) and a second switch arrangement (110, 110b), each having a branching device (112) which is designed to receive a first input signal (E1), for diverging into a branch signal and a first output signal (A1), switching means (114) which are adapted to transmit the branch signal in a first switching state within the switch arrangement (110, 110a, 110b) and to not transmit in a second switching state, and adding means (116) which are designed to emit the signal transmitted in the first switching state of the switching device (114), at least as components of a second output signal (A2). The first switching arrangement (110, 110a) and the second switching arrangement (110, 110b) are interconnected in such a way that a first input signal



WO 2018/122292 A1